|  |  |  |
| --- | --- | --- |
| **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** | **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** | **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** |
| **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** | **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** | **КС**: 18 **лек**., **МК** (мод. контр.)**,**  **СР** (сам. раб.), 9 **лаб**., экз. Лит.: **Л1** Процюк Р. Компьютерная схемотехника. - К, 2006. **Л2** Шкурко А. Компьютерная схемотехника в примерах и задачах.-К, 2003. **Л3**, **Л4**,… см. **Л1**, стр.430, книги № 2,3,…(книги есть в библиотеке, зале курсового проектирования, торговой сети).  **МК** «Проектирование вычислителя на ПЛИС» должна содержать: титульный лист, оглавление, задание, проектирование CPU и его частей (ICTR, LSM, RAM, FM, AU, COP, CPU), список лит. и приложение, в которое включить решния не менее одной задачи по каждой из пропущенных лекций.  **ЛАБ**-моделирование на ПК разработанных в **МК** устройств:  1. Вводное занятие.  2. ICTR (**СР**: изучить методы построения RG, CTR (**Л1**, стр.41-45)).  3. LSM (**СР**: --//--SM(**Л2**,стр.48-61; **Л1**, стр. 135-138)).  4 RAM (**СР**: --//-- RAM (**Л3**,стр.2-22; **Л2**, стр.124-130).  5. FM (**СР**: --//-- FM (**Л1**, стр. 138-144).  6. AU (**СР:** --//-- AU(**Л1**, стр.144-147;**Л4**, стр. 141…)). 7. CPU(**СР:**--//-- CPU (**Л1**, стр.173-177)).  8. COP (**СР:**--//-- CPU (**Л1**, стр.177-182)). 9. Зачёт по **МК** и **ЛАБ.** |